

**Лаборатория
анализа данных
физики высоких энергий**

Томского
государственного
университета

Еженедельный отчет

24.02-03.03

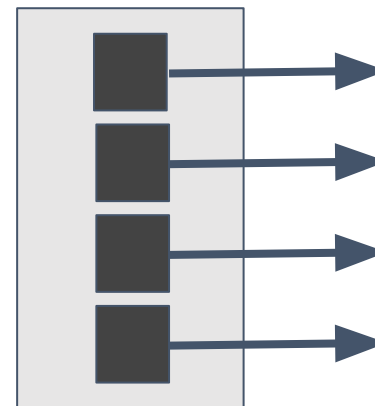
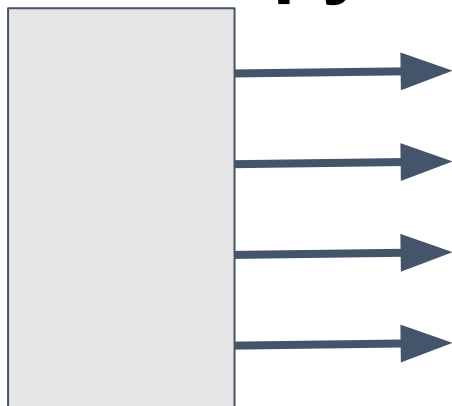
Бернгардт Андрей

Коротко:

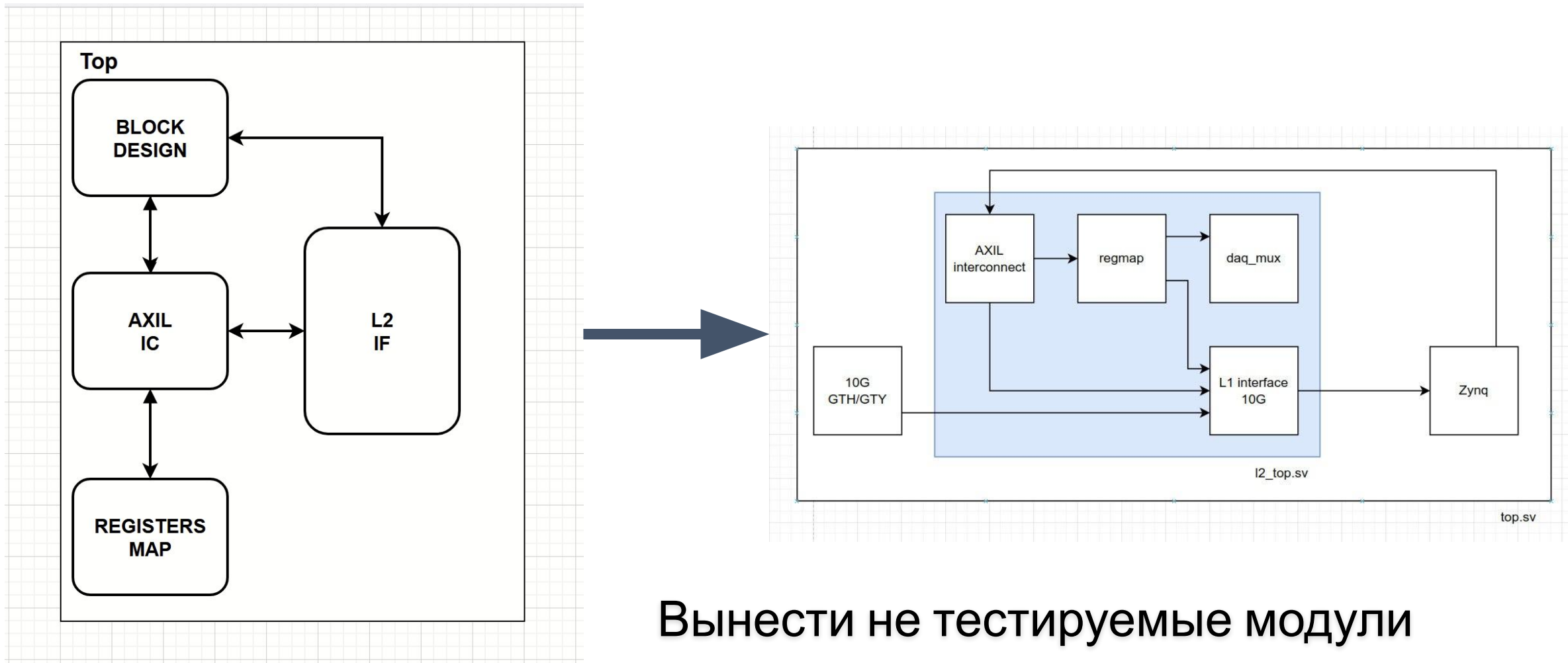
- 1) IP ядра интегрированы в проект, но есть некоторые проблемы с расположением трансиверов.
- 2) Наконец-то готова новая архитектура (спасибо, Влад!).

Трансиверь

Опираясь на построение старого ethernet ядра я предполагаю, что каждый канал прием-передачи хочет свой отдельный ip блок трансивера, поскольку на блок из четырех Вивада ругается.



Перегруппировка:

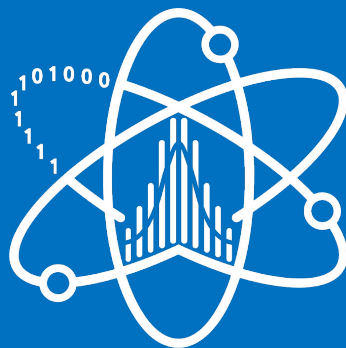


Вынести не тестируемые модули
наружу

Планы:

- 1) Подправить трансиверы и протестировать в железе.**
- 2) Возможно для улучшения скорости общения с процессором нужно будет переписать передаваемый пакет.**

Спасибо за внимание!



**Лаборатория
анализа данных
физики высоких энергий**

Томского
государственного
университета

Национальный
исследовательский
Томский государственный
университет
634050, г. Томск, пр. Ленина, 36
+7 (3822) 52-98-52, +7 (3822) 52-95-85 (факс)
rector@tsu.ru

www.tsu.ru